PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-023055

(43) Date of publication of application: 23.01.1998

(51)Int.CI.

H04L 12/44 H04J 3/16

(21)Application number: 08-172444

(71)Applicant: NIPPON TELEGR & TELEPH

CORP <NTT>

(22)Date of filing:

02.07.1996

(72)Inventor: TATSUNO HIDEO

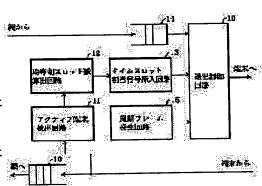
KAJIYAMA YOSHIO TOKURA NOBUYUKI

(54) COMMUNICATION EQUIPMENT AND TIME SLOT ASSIGNMENT CONTROL METHOD THEREFOR

(57)Abstract:

PROBLEM TO BE SOLVED: To fairly assign a time slot in a short time by equally dividing remaining capacitance after the subtraction of min. capacitance which is assigned to respective terminals from the entire bands of a common line by means of active terminals.

SOLUTION: A network device 1 is provided with an information buffer 10, an active terminal detecting circuit 11, an equal division slot number- calculating circuit 12, a time slot-assigning signal inserting circuit 13, the information buffer 14, a cycle framegenerating circuit 15 and a transmission control circuit 16. The network device 1 assigns one time slot inside a frame to the respective terminals, in accordance with min. guarantee capacitance and assigns equally the remaining time slots to the active terminals, that is, the terminals which use the entire time slots which are assigned inside an incoming signal frame. The time slots of min. guarantee



<u>1</u>

capacitance are assigned to a non-active terminal, that is, the terminal which does not use the entire assigned time slots or the terminal which does not transmit the response time slot.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration

[Date of final disposal for application]

[Patent number]

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平10-23055

(43)公開日 平成10年(1998) 1月23日

(51) Int.Cl. ⁶	徽別記号	庁内整理番号	FΙ	技術表示箇所
H04L 12/44			H04L 11/00	340
H 0 4 J 3/16			H 0 4 J 3/16	Z

審査請求 未請求 請求項の数5 OL (全 11 頁)

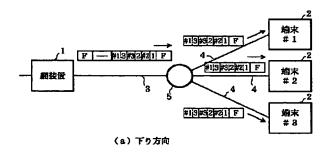
(21)出顧番号	特 顏平8 -172444	(71)出顧人	000004226 日本電信電話株式会社
(22) 出顧日	平成8年(1996)7月2日	(72)発明者	東京都新宿区西新宿三丁目19番2号 龍野 秀雄 東京都新宿区西新宿三丁目19番2号 日本
		(72)発明者	東京都新宿区西新宿三丁目19番2号 日本電信電話株式会社内
		(72)発明者	戸倉 信之 東京都新宿区西新宿三丁目19番2号 日本 電信電話株式会社内
		(74)代理人	弁理士 井出 直孝 (外1名)

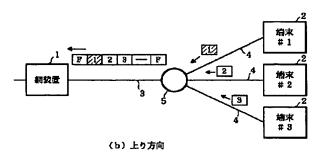
(54) 【発明の名称】 通信装置およびそのタイムスロット割当制御方法

(57)【要約】

【課題】 複数の端末が媒体を共用して情報の送受信を行う媒体共用形通信装置において、端末からの情報送出量の増加に対応して短い時間で割当タイムスロット数を増やすことができ、アクティブ端末が複数の場合にも短い時間でタイムスロットを公平に割り当てるようにする。

【解決手段】 共用線の全帯域から各端末に割り当てられた最低容量を減じた残りの容量をアクティブ端末に公平に配分する。





20

30

1

【特許請求の範囲】

【請求項1】 それぞれ割り当てられたタイムスロットにより情報の送出を行う複数の端末と、この複数の端末が共通の媒体を介して接続される上位装置とを備え、この上位装置は、前記複数の端末のそれぞれについてそのタイムスロット使用状況を監視する監視手段と、前記複数の端末に対してそれぞれ最低容量のタイムスロットを割り当てるとともに、割り当てたタイムスロットをすべて使用している端末に対してはさらに付加的なタイムスロットを割り当てるタイムスロット割当制御手段を含む通信装置において、

前記タイムスロット割当手段は、割り当てたタイムスロットをすべて使用している各端末に対し、前記共通の媒体の全帯域から前記複数の端末にそれぞれ割り当てた最低容量の合計を除いた残りの帯域が実質的に公平に配分されるように付加的なタイムスロットの割り当てを行う手段を含むことを特徴とする通信装置。

【請求項2】 前記複数の端末から前記上位装置への上り信号と前記上位装置から前記複数の端末への下り信号とは周期的なフレームを単位として伝送され、

このフレームには前記複数の端末に対して割り当てられる最低容量のタイムスロットより多くのタイムスロットを含み、

前記監視手段は1または複数の連続するフレームを単位 として各端末からのタイムスロットの使用状況を監視す る構成であり、

前記タイムスロット割当制御手段は、下り信号のフレームの個々のタイムスロットにそのタイムスロットに対応する上り信号のフレームのタイムスロットの割り当てに関する情報を挿入する手段を含む請求項1記載の通信装置。

【請求項3】 前記タイムスロット割当制御手段は、最低容量のタイムスロットとして1フレームあたり1タイムスロットを割り当てる構成である請求項2記載の通信装置。

【請求項4】 前記複数の端末のそれぞれから前記上位 装置への上り信号と前記上位装置から前記複数の端末の それぞれへの下り信号とは周期的なタイムスロットによ り伝送され、

前記監視手段は前記複数の端末に割り当てられる最低容量に相当するタイムスロット周期より長い周期で各端末からのタイムスロットの使用状況を監視する構成であり、

前記タイムスロット割当制御手段は、前記複数の端末に対してそれぞれ設けられその端末に割り当てようとする帯域に相当する周期でタイムスロット割当信号を発生する手段と、この発生する手段からのタイムスロット割当信号を一時的に蓄積する共通の蓄積手段と、この蓄積手段に蓄積されたタイムスロット割当信号をタイムスロット周期で読み出して各端末への下り信号に挿入する手段 50

とを含む請求項1記載の通信装置。

【請求項5】 共通の媒体を介して接続された複数の端末に対してそれぞれ最低容量のタイムスロットを割り当てるとともに、その割り当てたタイムスロットの使用状況を監視して、割り当てたタイムスロットをすべて使用している端末に対してはさらに付加的なタイムスロットを割り当てるタイムスロット割当制御方法において、割り当てたタイムスロットをすべて使用している各端末に対し、前記共通の媒体の全帯域から前記複数の端末にそれぞれ割り当てた最低容量の合計を除いた残りの帯域が実質的に公平に配分されるように付加的なタイムスロットの割り当てを行うことを特徴とするタイムスロット割当制御方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、複数の端末が媒体を共用して情報の送受信を行う媒体共用形通信装置に関する。特に、媒体共用形通信装置における複数の端末へのタイムスロットの割当制御に関する。本発明は、媒体共用形の端末からの固定長パケットであるセルの送信制御に利用できる。

【従来の技術】図1は媒体共用形通信装置の構成例およ

[0002]

び動作を説明する図であり、(a) は端末へ信号が送ら れる下り方向の信号形式、(b) は端末から信号を送出 する上り方向の信号形式を示す。媒体共用形通信装置は 複数の端末が媒体を共用してひとつの上位装置に接続さ れる通信装置であり、ここでは、上位装置として、通信 網の一部として機能する網装置を用いた例を説明する。 【0003】すなわち、図1に示す媒体共用形通信装置 は網装置1と複数の端末2とを備え、網装置1には共用 線3を介して接続装置5が接続され、端末2はそれぞれ 支線4を介して接続装置5に接続される。網装置1は通 信網の一部として機能し、複数の端末2に各端末宛情報 を送出するとともに、上り信号のタイムスロット割当制 御を行う。各タイムスロットは固定長であり、そのタイ ムスロットによりセルを運ぶことができる。共用線3お よび支線4として光ファイバを用いる場合には、接続装 置5として光スターカプラを用いる。

40 【0004】網装置1から各端末2への下り信号フレームには、フレームの先頭を示すフレーム識別子Fと、複数の端末2に対する情報を運ぶタイムスロットとが含まれる。各タイムスロットのヘッダには、タイムスロット割当信号が挿入される。各端末2は下り信号フレームに同期して動作し、自分宛の信号を取り込むとともに、自分宛のタイムスロット割当信号を識別し、送出すべき情報があれば上り信号フレームの割当タイムスロット位置に情報を挿入したタイムスロットを、また、送出すべき情報がない場合は割当タイムスロット位置に情報が挿入されていない空のタイムスロットを支線4を介して共用

り当てられる。

スロット割当信号を受信してから端末2毎に規定された 一定の遅延時間後に、上り方向にタイムスロットを送出 する。これによって、各端末2から送出されたタイムス ロットは共用線3上でお互いに衝突することがなくな る。その一定の遅延時間は端末2と網装置1との間のラ ウンドトリップ時間の測定値を基にして設定される。上 り信号フレームのフレーム識別子Fは、端末2のいずれ かひとつが固定的に発生してもよく、無くてもよい。 【0005】図1に示した例について説明すると、三つ の端末2をそれぞれ#1、#2、#3により表し、下り 信号フレームの三つのタイムスロットにより、#2宛、 #3宛および#1宛の情報が各端末2に分配されるもの とする。各タイムスロットのヘッダには、#1の端末 は、最初のタイムスロットにこのとき、この三つのタイ ムスロットのヘッダにはそれぞれ、タイムスロット割当 信号「1」、「2」、「3」が挿入されているものとす る。#1の端末2は、タイムスロット割当信号「1」が 挿入されているのが最初のタイムスロットであることか ら、次の上り信号フレームでは最初のタイムスロットが 20 自分に割り当てられたことを知る。#1の端末2はま た、三つめのタイムスロットにより、自分宛の情報を受 信する。同様に#2の端末2は、最初のタイムスロット で自分宛の情報を受信するとともに、タイムスロット割 当信号「2」が挿入されているタイムスロットから、次 の上り信号フレームでは二つめのタイムスロットが自分 に割り当てられたことを知る。#3の端末2は、二つめ のタイムスロットで自分宛の情報を受信するとともに、 タイムスロット割当信号「3」から、次の上り信号フレ ームでは三つめのタイムスロットが自分に割り当てられ たことを知る。ここで、#1の端末2のみに送出すべき 情報があるものとする。このとき#1の端末2は、上り 信号フレームの最初のタイムスロット位置に、情報を挿 入したタイムスロットを送出する。#2、#3の二つの 端末2は、送出すべき情報がないので、上り信号フレー ムのそれぞれ二つめ、三つめのタイムスロット位置に、

【0006】本願発明者らは、このような媒体共用形通 信装置において、端末のタイムスロット使用状況に応じ て適応的にタイムスロットを割り当てる制御方法および 装置について発明し、先に特許出願した。この先の特許 出願は、特開平7-135502号公報として公開され ている。

空のタイムスロットを送出する。

【0007】この先の特許出願に示した方法および装置 では、割り当てられたタイムスロットをすべて使用して いる端末をアクティブ端末、割り当てられたタイムスロ ットのうち未使用タイムスロットのある端末または応答 タイムスロットを送出しない端末を非アクティブ端末と し、アクティブ端末に対して徐々に割当タイムスロット 数を増加させるものであった。すなわち、フレーム内の

タイムスロット割当数を増加できる場合に、割り当てら れたタイムスロットをすべて使用している(情報送出量 増加要求のある) アクティブ端末に対してのみ、徐々に 割当タイムスロット数をすべてのタイムスロットを使用 するまで増加させる。アクティブ端末が複数あり、フレ ーム内のタイムスロット割当数を増加できない場合に は、アクティブ端末が公平にタイムスロットを使用でき るように、徐々に割当タイムスロット数を変更する。 【0008】図2は先の特許出願に示したタイムスロッ ト割当制御方法を説明する図である。この図において、 (a)~(m)はタイムスロット割当の時間推移を示 す。(a)の「下り」は初期状態の下り信号フレーム内 のタイムスロット割当状況を示し、「上り」はそれに対 する上り信号フレーム内のタイムスロット使用状況を示 す。また、(b)~(m)についても同様に、「下り」 は下り信号フレーム内のタイムスロット割当状況を示 し、「上り」はそれに対する上り信号のタイムスロット 使用状況を示す。フレーム内の数字はタイムスロット割 当を受けた端末番号を示し、「一」はタイムスロット割 当が行われていないタイムスロットを示す。また、上り 信号フレーム内の斜線を施したタイムスロットが使用中 であることを示す。下り信号フレームとそれに対する上 り信号フレームとの間には遅延がある。したがって、タ イムスロット割当の変更は1フレーム遅れることにな る。各端末にはフレーム内に最低1タイムスロットが割

【0009】網装置では、(a)の上り信号フレームの 最後で各端末のタイムスロット使用状況を判断し、1フ レームおいた次のフレームのタイムスロット割当を行 う。この例では端末#1だけがアクティブ端末であるの で、(c)の下り信号フレーム内の端末#1に割り当て るタイムスロット数を2にし、端末#2、#3に割り当 てるタイムスロット数を1にする。次に(c)の上り信 号フレーム内のタイムスロットは端末#1だけが割り当 てられたタイムスロットを使用しているので、(e)の 下り信号フレーム内の端末#1に割り当てるタイムスロ ット数を3にし、端末#2、#3に割り当てるタイムス ロット数を1にする。同様にして、割り当てられたタイ ムスロットをすべて使用しているアクティブ端末に次に 割り当てるタイムスロット数をひとつ増加する。(i) の下り信号フレームでは端末#1に5タイムスロット、 端末#2、#3に1タイムスロットが割り当てられ、フ レーム内のすべてのタイムスロットが割り当てられる。 (i) の上り信号フレームでは、端末#1が5タイムス ロット使用し、端末#3が1タイムスロット使用してい る。このため、次のタイムスロット割当は、端末#1へ のタイムスロット割当を減少させ、端末#3へのタイム スロット割当数を増加させる。この操作は、(m)に示 すように、アクティブ端末が公平になるまで、すなわち 同数のタイムスロットを使用するようになるまで続け

50

る。

[0010]

【発明が解決しようとする課題】このように、先の特許 出願に示した方法および装置によれば、簡単な制御で端 末からの情報送出の制御を行うことができる。しかし、 アクティブ端末へのタイムスロット数の増加は徐々に行 われるため、端末からの情報送出量の増加を図りたい場 合に時間がかかり、共用線の上り信号フレームの使用効 率がそれほど高くなかった。また、アクティブ端末が複 数ある場合には、タイムスロットを公平使用する状態に なるまでの時間がかかっていた。

【0011】本発明は、このような課題を解決し、端末からの情報送出量の増加に対応して短い時間で割当タイムスロット数を増やすことができ、アクティブ端末が複数の場合にも短い時間でタイムスロットを公平に割り当てることのできる媒体共用形の通信装置およびそのタイムスロット割当制御方法を提供することを目的とする。【0012】

【課題を解決するための手段】本発明は、従来例のように情報量増加要求のあるアクティブ端末へのタイムスロット割当量を徐々に変化させるのではなく、共用線の全帯域から各端末に割り当てられた最低容量を減じた残りの容量をアクティブ端末で均等割りするようにタイムスロット割当を行うことを特徴とする。

【0013】 すなわち、本発明の第一の観点によると、 それぞれ割り当てられたタイムスロットにより情報の送 出を行う複数の端末と、この複数の端末が共通の媒体を 介して接続される上位装置とを備え、この上位装置は、 複数の端末のそれぞれについてそのタイムスロット使用 状況を監視する監視手段と、複数の端末に対してそれぞ れ最低容量のタイムスロットを割り当てるとともに、割 り当てたタイムスロットをすべて使用している端末に対 してはさらに付加的なタイムスロットを割り当てるタイ ムスロット割当制御手段を含む媒体共用形の通信装置に おいて、タイムスロット割当手段は、割り当てたタイム スロットをすべて使用している各端末に対し、共通の媒 体の全帯域から複数の端末にそれぞれ割り当てた最低容 量の合計を除いた残りの帯域が実質的に公平に配分され るように付加的なタイムスロットの割り当てを行う手段 を含むことを特徴とする通信装置が提供される。

【0014】このような構成により、情報量増加要求のある端末、すなわちアクティブ端末は、許容される範囲以内ですぐに最大容量の送出速度になる。このため、共用線の使用効率が高くなり、また、情報量増加要求のあるアクティブ端末はすぐに共用線を公平使用するようになる。

【0015】端末から上位装置への上り信号とその逆の下り信号とは周期的なフレームを単位として伝送し、このフレームには複数の端末に対して割り当てられる最低容量のタイムスロットより多くのタイムスロットを設

け、監視手段は1または複数の連続するフレームを単位として各端末からのタイムスロットの使用状況を監視し、タイムスロット割当制御手段は、下り信号のフレームの個々のタイムスロットにそのタイムスロットに対応する上り信号のフレームのタイムスロットの割り当てに関する情報を挿入する構成とすることができる。この場合、単純には、最低容量のタイムスロットとして1フレ

6

【0016】また、フレーム内の個々のタイムスロット 10 を割り当てるのではなく、周期的にタイムスロットを割 り当てることとし、その周期を設定することで必要な帯 域を割り当てることもできる。

ームあたり1タイムスロットを割り当てる。

【0017】すなわち、上り信号と下り信号とを周期的なタイムスロットにより伝送し、監視手段は複数の端末に割り当てられる最低容量に相当するタイムスロット周期より長い周期で各端末からのタイムスロットの使用状況を監視し、タイムスロット割当制御手段は、複数の端末に対してそれぞれ設けられその端末に割り当てようとする帯域に相当する周期でタイムスロット割当信号を発生する手段と、この発生する手段からのタイムスロット割当信号を中時的に蓄積する共通の蓄積手段と、この蓄積手段に蓄積されたタイムスロット割当信号をタイムスロット周期で読み出して各端末への下り信号に挿入する手段とを含むこともできる。

【0018】本発明の第二の観点はタイムスロット割当制御方法であり、共通の媒体を介して接続された複数の端末に対してそれぞれ最低容量のタイムスロットを割り当てるとともに、その割り当てたタイムスロットの使用状況を監視して、割り当てたタイムスロットをすべて使用している端末に対してはさらに付加的なタイムスロットを割り当てるタイムスロット割当制御方法において、割り当てたタイムスロットをすべて使用している各端末に対し、前記共通の媒体の全帯域から前記複数の端末にそれぞれ割り当てた最低容量の合計を除いた残りの帯域が実質的に公平に配分されるように付加的なタイムスロットの割り当てを行うことを特徴とする。

[0019]

30

【発明の実施の形態】本発明は、図1に示した媒体共用 形通信装置として実施される。この媒体共用形通信装置 40 は、上述したように、網装置1と複数の端末2とを備 え、網装置1には共用線3を介して接続装置5が接続され、端末2はそれぞれ支線4を介して接続装置5に接続 される。網装置1は通信網の一部として機能し、複数の 端末2に各端末宛情報を送出するとともに、上り信号の タイムスロット割当制御を行い、複数の端末2に対して それぞれ最低容量のタイムスロットを割り当てるとと に、割り当てたタイムスロットをすべて使用している 末(アクティブ端末)に対してはさらに付加的なタイム スロットを割り当てる。このとき、割り当てたタイムス ロットをすべて使用している各端末に対し、共用線3の

20

30

40

全帯域から各端末に割り当てた最低容量の合計を除いた 残りの帯域が実質的に公平に配分されるように付加的な タイムスロットの割り当てを行う。端末2はそれぞれ、 割り当てられたタイムスロットにより情報の送出を行 う。各タイムスロットは固定長であり、そのタイムスロットによりセルを運ぶことができる。共用線4および支 線5として光ファイバを用いる場合には、接続装置5と して光スターカブラを用いる。

[0020]

【実施例】図1に示した網装置1および端末2の詳しい 構成および動作について以下の実施例により説明する。 【0021】図3ないし図7は本発明の第一実施例を説 明する図であり、図3は網装置の構成例を示すブロック 図、図4は網装置の動作フローを示す図、図5は端末の 構成例を示すブロック図、図6は端末の動作フローを示 す図、図7はタイムスロット割当の動作例を示す図であ る。ここでは、各端末に対する最低保証容量として、フ レーム毎に1タイムスロットを割り当てるものとする。 【0022】網装置1は、情報用バッファ10、アクテ ィブ端末検出回路11、均等割スロット数算出回路1 2、タイムスロット割当信号挿入回路13、情報用バッ ファ14、周期フレーム発生回路15および送出制御回 路16を備える。情報用バッファ10は、端末からの送 出情報を蓄積し、網側へ送出する。アクティブ端末検出 回路11は、端末の割り当てられたタイムスロットの使 用有無を検出して、端末情報送出増加要求のあるアクテ ィブ端末の判断を行う。均等割スロット数算出回路12 は、アクティブ端末検出回路11の検出結果に基づい て、アクティブ端末に対し、フレーム内の全タイムスロ ット数から端末数を引いた残りのタイムスロットを均等 に割り当てる。タイムスロット割当信号挿入回路13 は、均等割スロット数算出回路12の出力より、上り信 号フレームに対するタイムスロット割当の通知信号を出 力する。情報用バッファ14は、網側から伝送され端末 へ送出する送出情報を一時蓄積する。周期フレーム発生 回路15は、フレームの先頭を示すフレーム識別信号を 含む周期フレームを発生する。送出制御回路16は、タ イムスロット割当信号挿入回路13、情報用バッファ1 4 および周期フレーム発生回路 1 5 の出力を下り信号フ レームとして端末に出力する。

【0023】この構成により網装置1は、各端末に対して最低保証容量に対応してフレーム内の1タイムスロットをそれぞれ割り当て、残りのタイムスロットについては、アクティブ端末、すなわち上り信号フレーム内で割り当てられたすべてのタイムスロットを使用している端末に均等に割り当てる。非アクティブ端末、すなわち割り当てられたタイムスロットをすべて使用しているわけではない端末、または応答タイムスロットを送出しない端末に対しては、最低保証容量のタイムスロットを割り当てる。アクティブ端末か否かは上り信号フレームの終50

了毎に判断する。

【0024】網装置1によるタイムスロット割当制御に ついて、図4を参照してさらに詳しく説明する。最初 に、タイムスロット割当信号挿入回路13において、全 端末(端末数m)にフレーム内の1タイムスロットを割 り当て、その割当信号を待ち行列に並べる(S11)。 次に、送出制御回路16において、タイムスロット割当 信号挿入回路13の待ち行列の出力にしたがってタイム スロット割当信号を下り信号の各タイムスロットのヘッ ダに挿入し、各端末に送出する(S12)。この後にア クティブ端末検出回路11では、網からの下り信号フレ ームに同期した各上り信号フレーム内において、割り当 てたタイムスロットの使用有無を検出する(S13)。 上り信号フレームが終了すると (S14)、均等割スロ ット数算出回路12により、フレーム内に割り当てた最 後のタイムスロットまでを使用しているアクティブ端末 数nとそのアクティブ端末 K_i ($j=1\sim n$) とを求め る(S15)。これによりタイムスロット割当信号挿入 回路13は、n個のアクティブ端末K; に対して〔(M -m) / n+1) 個のタイムスロットをフレーム内に割 り当て、残りの〔m-n〕個のアクティブでない端末に 対して1タイムスロットを割り当て、それらの割当信号 を待ち行列に並べる(S16)。ただし、Mはフレーム 内の割り当て可能なタイムスロット数である。各端末に はフレーム内の少なくとも1スロットが割り当てられる ので、最低容量は保証される。

8

【0025】次に、図5を参照して端末2の構成につい て説明する。端末2は、周期フレーム検出回路20、自 端末宛タイムスロット割当信号検出回路21、自端末宛 情報スロット抽出回路22、情報用バッファ23、遅延 回路24、送出制御回路25および情報蓄積バッファ2 6を備える。周期フレーム検出回路20は、下り信号の フレーム識別子を検出して同期をとる。自端末宛タイム スロット割当信号検出回路21は、同期した下り信号フ レーム内のタイムスロットのヘッダに挿入されている自 端末宛のタイムスロット割当信号を検出する。自端末宛 情報スロット抽出回路22は、自端末宛の情報を抽出す る。情報用バッファ23は、自端末宛情報スロット抽出 回路22の出力を蓄積し、下流に送出する、遅延回路2 4は、自端末宛タイムスロット割当信号を端末毎に規定 された時間遅延する。情報蓄積バッファ26は、下流か ら到着する情報を一時蓄積し、蓄積情報がある場合はそ の旨を送出制御回路25に伝えるとともに、送出制御回 路25からの送信指示信号により、上り信号フレーム内 の指定タイムスロットを用いて網側に情報を送出する。 送出制御回路25は、遅延回路24の出力があり、情報 **蓄積パッファ26に送出待ちの情報がある場合には、情** 報蓄積バッファ26に送出指示信号を出力する。送出制 御回路25はまた、遅延回路24の出力があり、情報蓄 積パッファ26に送出待ちの情報がない場合は、網側に 空のタイムスロットを送出する。

【0026】遅延回路24による遅延時間は、共用線上で他の端末から送出されたタイムスロットと自端末から送出されたタイムスロットとが衝突しないように、各端末と網装置のラウンドトリップ時間の測定値を基に各端末毎に設定される。

【0027】端末2の動作フローを図6を参照して説明する。最初に、周期フレーム検出回路20において、網からの下り信号のフレーム同期確立状態かを判断する

(S21)、確立状態ならば、自端末宛タイムスロット割当信号検出回路21により、自端末宛の送出タイムスロット割当信号を検出したか判断する(S22)。検出した場合には、遅延回路24により、そのタイムスロット割当信号を自端末に指定された時間にわたり遅延させる(S23)。この遅延時間が経過すると、送出制御路25は、情報蓄積パッファ26に自端末における送出待ち情報があるか否かを判断し(S24)、ある場合には、許可されたそのタイムスロット位置に送出情報を挿入して網側に送出する(S25)。自端末における送出待ち情報がない場合には、許可されたそのタイムスロットは空のまま網側に送出する(S26)。

【0028】タイムスロット割当の動作の一例について、図7を参照して説明する。ただし、この図では、端末と網装置間のラウンドトリップ時間を測定するのに必要なタイムスロットは省略する。図7において、(a)~(g)はタイムスロット割当の推移を示す。(a)の「下り」は初期状態の下り信号フレーム内のタイムスロット割当状況を示し、「上り」はそれに対する上り信号のタイムスロット使用状況を示す。また、(b)~

(g)についても同様に、「下り」は下り信号フレーム内のタイムスロット割当状況を示し、「上り」はそれに対する上り信号フレーム内のタイムスロット使用状況を示す。フレーム内の数字はタイムスロット割当を受けた端末番号を示し、「一」はタイムスロット割当が行われていないタイムスロットを示す。また、上り信号フレーム内の斜線を施したタイムスロットが使用中であることを示す。下り信号フレームとそれに対する上り信号フレームとの間には遅延があるため、上りフレームの終わりで端末が送出情報増加要求があるか否かを判断してから上りフレームのタイムスロット割当を変更するまでには、1フレーム以上待たなければならない。

【0029】この例において、まず、(a)の下り信号フレームにより、端末#1、#2、#3にそれぞれ1タイムスロットを割り当てる。これに対する上り信号フレームでは、端末#1だけが、割り当てられた全タイムスロットを使用している。このとき、(c)の下り信号フレームにより、端末#1に対して、フレーム内の全タイムスロットから端末数を減じた残りの4タイムスロットを付加的に割り当てる。ずなわち、合計で5タイムスロットを割り当てる。端末#2、#3に対しては、1タイ

ムスロットを割り当てる。 (c) の上り信号フレームでは端末#1だけが割り当てられたすべてのタイムスロットを使用しているので、 (e) の下り信号フレームによるタイムスロット割当は、 (c) の下りと同様に行う。

10

【0030】次に、(e)の上り信号フレームでは、端末#1と端末#3とが割り当てられた全タイムスロットを使用している。このときには、(g)の下り信号フレームにより、フレーム内の全タイムスロットから端末数を減じた残りのタイムスロットを端末#1と端末#3とに均等に分配し、最低容量の割り当てである1タイムスロットに加えて合計3タイムスロットをそれぞれ割り当てる。端末#2には1タイムスロットを割り当てる。

【0031】このように本実施例では、割り当てられたタイムスロットをすべて使用している端末に対して、フレーム内の全タイムスロットから端末数を減じた残りのタイムスロットを再割当する。これにより、上り信号フレームの使用効率が高く、さらにフレーム内タイムスロットの公平使用に至る時間が短くなる。

【0032】以上の説明では各端末の最小容量が等しい 20 ものとしたが、端末毎に最小容量が異なる場合には、それに応じたタイムスロット数を最初に割り当て、フレーム内の残りのタイムスロットについて再割当を行うこともできる。また、この場合に、残りのタイムスロットを各アクティブ端末に等しく割り当てるのではなく、端末毎に重み付けを行って割り当てることもできる。

【0033】また、以上の説明ではフレーム毎にタイムスロット割当を行うこととしたが、複数のフレームをひとつの単位としてタイムスロット割当を行っても本発明を同様に実施できる。

80 【0034】図8ないし図10は本発明の第二実施例を 説明する図であり、図8は網装置の構成例を示すブロッ ク図、図9は網装置の動作フローを示す図、図10はタ イムスロット割当の動作例を示す図である。端末2の構 成および動作は第一実施例と同等であり、ここでは説明 を省略する。

【0035】網装置1は、情報用バッファ10、情報用 バッファ14、周期フレーム発生回路15および送出制 御回路16に加え、アクティブ端末検出回路30、セル 周期発生回路31、カウンタ32およびタイムスロット 割当信号蓄積バッファ33を備える。情報用バッファ1 40 0は、端末からの送出情報を蓄積し、網側へ送出する。 情報用バッファ14は、網側から伝送され端末へ送出す る送出情報を一時蓄積する。周期フレーム発生回路15 は、フレームの先頭を示すフレーム識別信号を含む周期 フレームを発生する。アクティブ端末検出回路30は、 仮想周期フレーム内の端末2に割り当てられたタイムス ロットの使用有無を検出して、端末情報送出増加要求の あるアクティブ端末の判定を行う。セル周期発生回路3 1は、アクティブ端末検出回路30の検出結果に基づい 50 て、アクティブ端末に対しては均等割帯域に対応するセ

ル周期を、非アクティブ端末に対しては最低容量に対応するセル周期を発生する。カウンタ32は、端末毎に設けられ、セル周期発生回路31の発生したセル周期を計数値の上限として動作する。タイムスロット割当信号蓄積バッファ33は、カウンタ32の出力であるタイムスロット割当信号を蓄積し、待ち行列を作る。送出制御回路16は、情報用バッファ14、周期フレーム発生回路15およびタイムスロット割当信号蓄積バッファ33の出力を下り信号フレームとして端末に出力する。

【0036】この構成により網装置1は、アクティブ端末に対しては、共用伝送路(共用線4)の許容最大容量から各端末2に与えられる最低容量を減じた残りの容量について、アクティブ端末で均等割りし、それに最低容量を加えた容量に対応するセル周期を求める。また、非アクティブ端末に対しては、最低容量に対応するセル周期を求める。これらのセル周期を端末2毎に設けられたカウンタ32に設定することで、カウンタ32の出力に、その設定されたセル周期毎にタイムスロット割当信号が得られる。

【0037】アクティブ端末検出回路30がアクティブ端末を検出するための仮想周期は、最低保証容量に対応する周期以上の周期であり、周期フレーム発生回路15の周期とは独立である。ただし、二つの周期は同一でもよい。仮想周期は、フレーム同期パターンとは無関係に、タイムスロット長の整数倍の周期として設定される

【0038】網装置1によるタイムスロット割当制御に ついて、図9を参照してさらに詳しく説明する。最初 に、セル周期発生回路31は、最低セル速度Viに対応 するセル周期を各端末2毎に設けられたタウンタ32の 計数値の上限とする (S31)。各カウンタ32は、計 数値が上限値を越えると(S32)、計数値を「0」に リセットするとともに、タイムスロット割当信号を発生 してタイムスロット割当信号蓄積バッファ33の待ち行 列に加える(S33)。送出制御回路16は、タイムス ロット割当信号蓄積バッファ33からの待ち行列の出力 にしたがって、タイムスロット割当信号を下り信号の各 タイムスロットに挿入して端末側に送出する (S3) 4)。この後にアクティブ端末検出回路30は、上り信 号の仮想周期フレーム内において、割り当てたタイムス ロットの使用有無を端末2毎に検出する(S35)。上 り信号の仮想周期フレームが終了すると(S36)、セ ル周期発生回路31は、仮想周期フレーム内に割り当て た最後のタイムスロットまでを使用しているアクティブ 端末数nとそのアクティブ端末 K_j (j=1~n)とを 求め(S37)、n個のアクティブ端末K; に対応する カウンタ32の上限値をセル速度 ((V-ΣV:) /n + V: 〕に対応する周期に、残りの〔m-n〕個のアク ティブでない端末に対応するカウンタ32の上限値をセ ル速度Viに対応する周期に設定する(S38)。ただ

12 し、mは全端末数、Vは共用線4の許容最大セル速度、 Vi は各端末に対して割り当てられる最低保証容量のセ ル速度であり、 Σ はi=1~mに対する総和を表す。 【0039】次に、タイムスロット割当動作の一例を図 10を参照して説明する。ここで、端末#1、#2、# 3に対応するカウンタをそれぞれC1、C2、C3と し、図10には、数字によりそれぞれの計数値を示し、 矢印によりタイムスロット割当信号の発生のタイミング を示す。図10にはまた、タイムスロット割当信号の待 ち行列の状態、下り仮想フレーム上のタイムスロット割 当信号、および上り仮想フレーム上のタイムスロットの 使用状況を併記する。タイムスロット割当信号の待ち行 列において、T1、T2、T3がそれぞれ端末#1、# 2、#3へのタイムスロット割当信号を示す。なお、 「一」は端末にタイムスロット割当されていないタイム スロットであることを示し、上り仮想フレーム内のハッ チングされたタイムスロットは、使用されているタイム スロットを示す。また、端末2と網装置1とのラウンド トリップ測定するためのタイムスロットは省略する。仮 想フレーム長は12タイムスロット (セル) とした。 【0040】最初、カウンタC3、C1、C2は計数値 の上限が「12」に設定されており、それぞれG1、G 2、G3のタイミングでタイムスロット割当信号T3、 T1、T2を発生する。それらの信号は待ち行列に並べ られた後、下り仮想フレーム上に挿入されて端末に送出 される。上り仮想フレームの終わりであるD点では、そ のフレーム内では端末#1、#2、#3に割り当てたタ イムスロットが使用されていないので、カウンタC3、 C1、C2の上限値を最低セル速度に対応するセル周期 である「12」に設定する。そこでカウンタC3、C 1、C2はそれぞれ、G4、G5、G6のタイミングで タイムスロット割当信号 T3、T1、T2を発生する。 【0041】次の上り仮想フレームの終わりであるE点 では、そのフレーム内では端末#1、#2、#3に割り 当てたタイムスロットがすべて使用されている。そこ で、仮想フレーム内のタイムスロットを公平使用するよ うに、カタンタC3、С1、С2の上限値を「3」に設 定する。ただし、この例ではその時点でカウンタC1、 C3の計数値がすでに「3」、「4」となっており、そ の時点でそれぞれタイムスロット割当信号T1、T3を 発生してリセットされる。これにより、G8~G19の タイミングでタイムスロット割当信号が発生する。 【0042】次の上り仮想フレームの終わりである下点 では、そのフレーム内では端末#1、#2、#3に割り 当てた最後のタイムスロットが使用されていないので、 カウンタC3、C1、C2の上限値を最低セル速度に対 応するセル周期である「12」に設定する。 【0043】このように、本実施例では、割り当てられ

たタイムスロットをすべて使用している端末に対して、

仮想フレーム内の全タイムスロットから端末数を減じた

残りのタイムスロットを再割当する。すなわち、アクティブ端末に対して共用伝送路の許容最大容量からすべての端末の最低容量を減じた残りの容量を再分割する。これにより、上り仮想フレームの使用効率が高く、さらに仮想フレーム内タイムスロットの公平使用に至る時間が短くなる。また、端末に割り当てる伝送容量をセル周期に変換してその周期でタイムスロット割当信号を発生するので、アクティブ端末を判定してから端末に割り当てるタイムスロット量を変更するまでの時間を短くすることができる。さらに、端末に割り当てるタイムスロットが集中せずに分散される利点もある。

[0044]

【発明の効果】以上説明したように、本発明によれば、情報量増加要求のあるアクティブ端末は、許容される範囲内ですぐに最大容量の送出速度が得られる。このため、共用線の使用効率が高くなり、また、情報量増加要求のあるアクティブ端末がすぐに共用線を公平利用するようになる効果がある。

【図面の簡単な説明】

【図1】媒体共用形通信装置の構成例および動作を説明 する図。

【図2】従来例のタイムスロット割当制御方法を説明す る図。

【図3】本発明の第一実施例における網装置を示すプロック構成図。

【図4】網装置の動作フローを示す図。

【図5】端末のブロック構成図。

【図6】端末の動作フローを示す図。

【図7】タイムスロット割当の動作例を示す図。

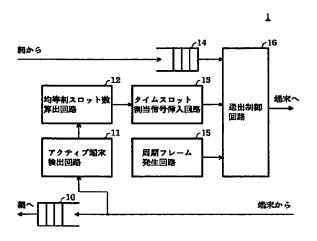
14 【図8】本発明第二実施例における網装置を示すブロック構成図。

【図9】網装置の動作フローを示す図。

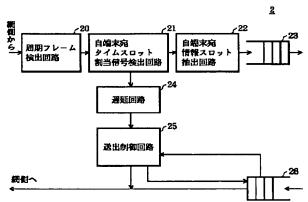
【図10】タイムスロット割当の動作例を示す図。 【符号の説明】

- 1 網装置
- 2 端末
- 3 共用線
- 4 支線
- 10 5 接続装置
 - 10 情報用バッファ
 - 11 アクティブ端末検出回路
 - 12 均等割スロット数算出回路
 - 13 タイムスロット割当信号挿入回路
 - 14 情報用バッファ
 - 15 周期フレーム発生回路
 - 16 送出制御回路
 - 20 周期フレーム検出回路
 - 21 自端末宛タイムスロット割当信号検出回路
- 20 22 自端末宛情報スロット抽出回路
 - 23 情報用バッファ
 - 24 遅延回路
 - 25 送出制御回路
 - 26 情報蓄積バッファ
 - 30 アクティブ端末検出回路
 - 31 セル周期発生回路
 - 32 カウンタ
 - 33 タイムスロット割当信号蓄積パッファ

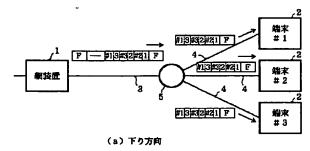
【図3】

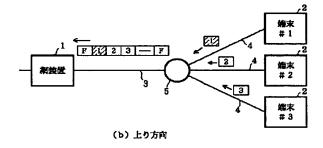


【図5】

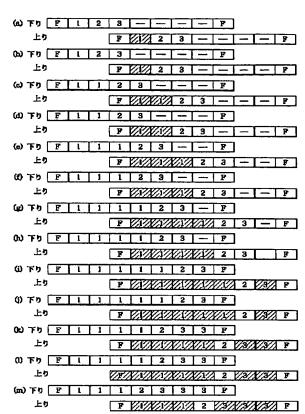




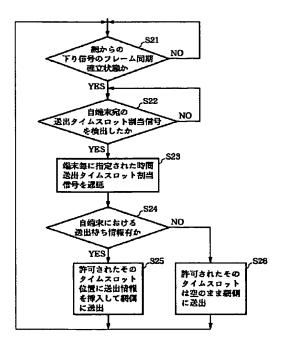




【図2】



[図6]



【図7】

(a) 下り F 1 2	3 F
上り	F 2 3 F
(b) 下り F 1 2	3 F
上り	F 1 2 3 F
(a) 下り F 1 l	1 1 1 2 3 F
上り	F (1/4/1/1/2 2 3 F
(d) 下り F 1 1	1 1 1 2 3 F
上り	F 61/201/201/201/201/201/201/201/201/201/20
(e) 下り P 1 1 1	1 1 1 2 3 F
(e) 下り <u>P 1 1</u> 上り	1 1 1 2 3 F F (3//3/3/3/3/3/3/3/2 (3// F
\ 	<u> </u>
Ł٥	F VANASANANANA 2 VAN F
上9 (f) 下9	F (N/N/N/N/N/N/N/N/N/N/N/N/N/N/N/N/N/N/N/
上9 (f) 下5	F (2/2/2/2/2/2/2/2/2/2/2/2/2/2/2/2/2/2/2/

